

Beadáskor ezt a feladatlapot a megoldáshoz csatolni kell. A feladatokat külön lapon, kézírással oldja meg. Nem fogadható el olvashatatlan, javításokat tartalmazó megoldás! Hibás megoldás javítására a pótbeadás alkalmával van lehetőség.

1. Illesszen 8085-ös mikroprocesszor alapú sínré 2716 típusú EPROM és 5565 típusú RAM memóriákat úgy, hogy az alábbi címtartományokat fedjék le:
 1. 0000h-07FFh EPROM
 2. 2000h-27FFh EPROM
 3. 2800h-3FFFh RAM

A megoldás során 1 db 74LS138 dekódér áramkört használjon minimális kiegészítő hálózattal. A 84h I/O címre írt adattal a RAM memória írásvédelettsége változtatható legyen (ha a kiírt adat 1, akkor a RAM írásvédelett, ha 0 akkor nem). Gondoskodjon róla, hogy RESET után a RAM ne legyen írásvédelett.

A sín jelei:

SA0...SA15, SD0...SD7, SMRD, SMWR, SIORD, SIOWR, SIO/M, SREADY, SS0, SS1, SClkOut, SresetOut

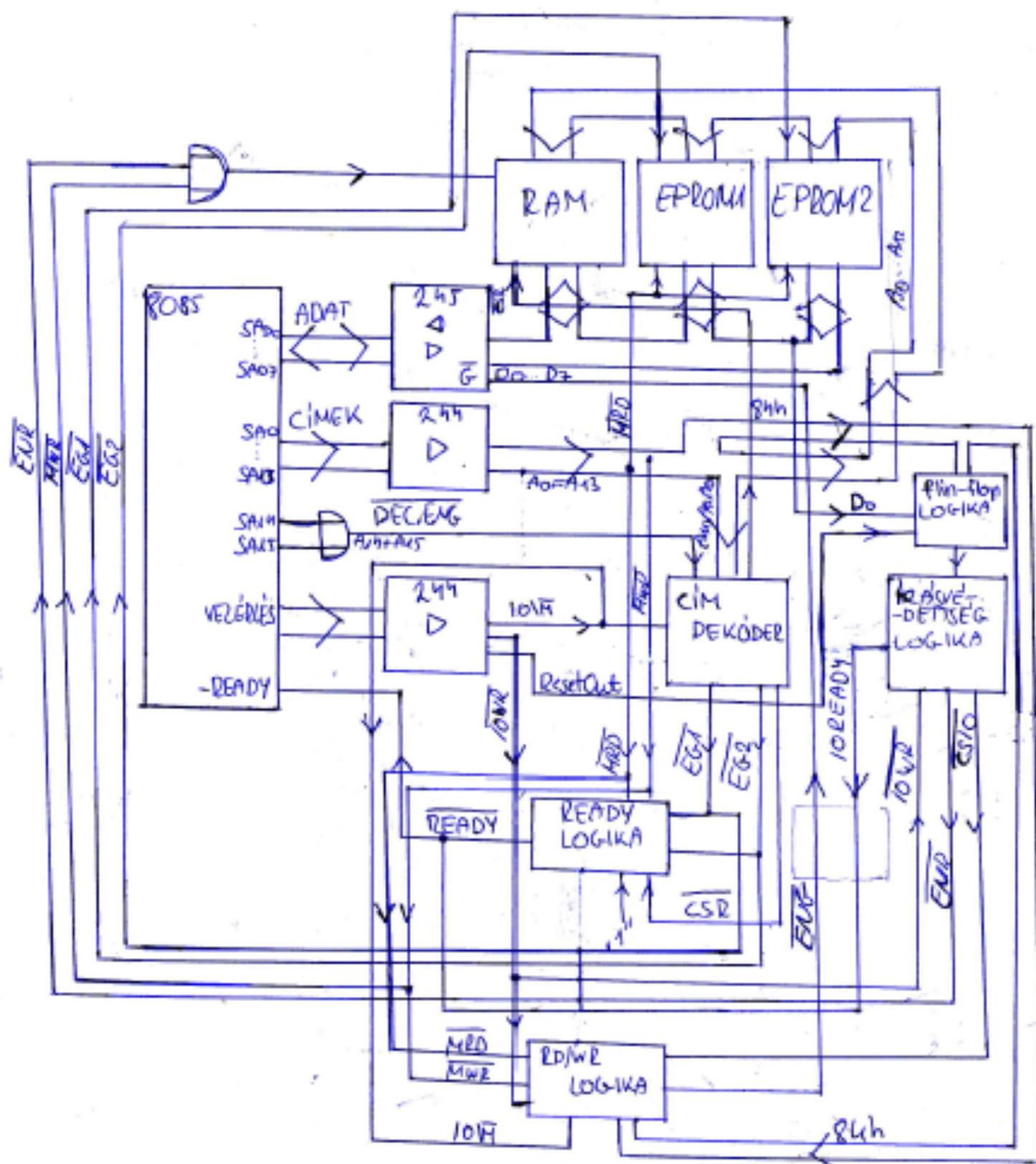
- a. Rajzolja fel a memória modul blokkvázlatát. (Figyeljen a jelek konzisztens elnevezésére!)
- b. Rajzolja fel a memóriamodul címtérképét és a címdekóderek egységét.
- c. Rajzolja fel az adatbusz meghajtó áramkör-vezérlő logikát.
- d. Adj meg a memória-áramkörök bekötését!
- e. Rajzolja fel a READY logikát a következő paraméterek figyelembevételével:
a RAM memóriák READY logikája 1 WAIT állapotot,
az EPROM memóriák READY logikája kizárolag olvasásra 0 WAIT állapotot
iktasson közbe a műveletvégzés közben!
- f. Tervezze meg a feladatban kért I/O egységet (dekódoló, flip-flop)!

2. Készítse el a következő assembly szubrutint, amellyel a RAM memória tesztelhető.

Írjon **ELLENOR** szubrutint, amely a DE regiszterpárban egy kezdőcímet, a BC regiszterpárban egy hossz értéket kap, és első lépésben az így meghatározott memóriablockot kitölti úgy, hogy minden byte a saját címének alsó 8 bitjét két bittel balra forgatva tartalmazza. A kitöltés után a szubrutin ellenőrizze, hogy a feltöltött memóriablock rekeszei helyes értékeket tartalmaznak-e? A szubrutin Z=0-val jelezze, ha hibát talált. Ilyenkor a DE regiszterpár az első (legalacsonyabb memóriacímű) megtalált hiba címét, a HL regiszterpár pedig a hibásnak talált byte-ok darabszámát tartalmazza. Ha nincs hiba Z=1, HL=0 és DE a memóriablock első elemére mutat. (A memóriablock kitöltését különálló szubrutinban is megírhatja.)

A szubrutint úgy írja meg, hogy a működéshez előírt regisztereken kívül más regiszterek értékét ne rontsa el! A szubrutint lássa el megjegyzésekkel és készítsen fejlécet is!

BLOKKVÁZLAT:



1/b)

MEMÓRIATEREKÉP:

CPU	A15	A14	A13	A12	A11	A10	MEM.
3FFF							RAM
3800	0	0	1	1	1	-	1000
37FF							RAM: 0000-0FFF:1000
3000	0	0	1	1	0	-	RAM, 0800-0FFF:1000
2FFF							RAM: 0000-0FFF:1000
2800	0	0	1	0	1	-	RAM, 0000
27FF							EPROM2
2000	0	0	1	0	0	-	0000
1FFF							0000
1800	0	0	0	1	1	-	1800
17FF							17FF
1000	0	0	0	1	0	-	1000
0FFF							1000
0800	0	0	0	0	1	-	000
07FF							000
0000	0	0	0	0	0	-	0000

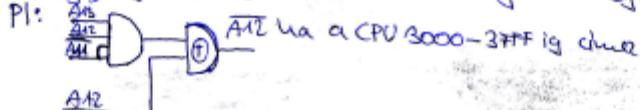
EPROM2
A0...A10

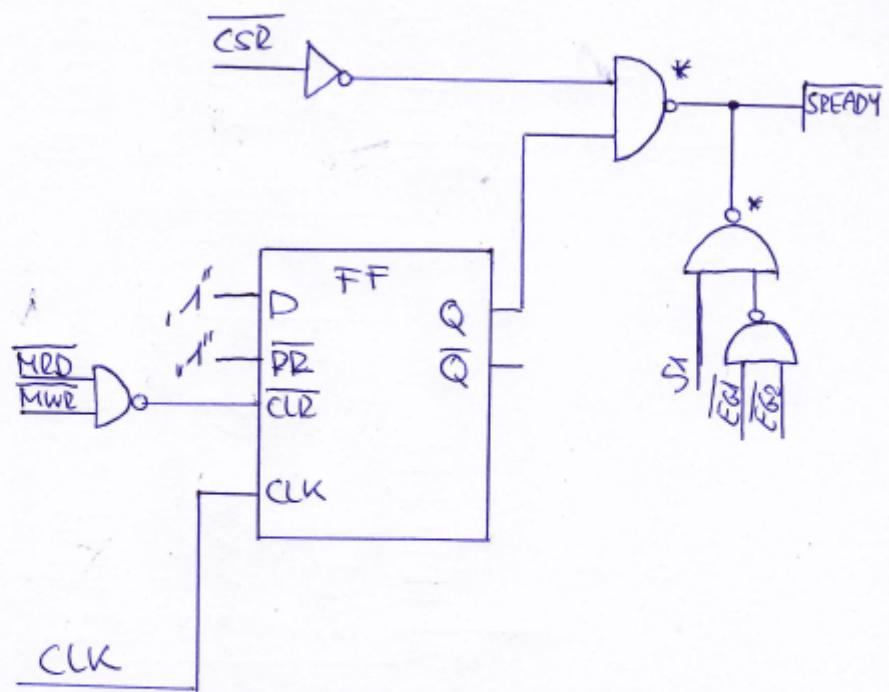
KIHASZNÁLATLAN

EPROM1
A0...A10

Mivel a memória elutasztandóval működik, ha A0...A12 ig megy, az illetékes a fenti táblázatban arra is, ha a RAM előre és utolsó blokkainak részét az A11 és címreket nem váltja, 0800-0FFF-ig viszont az A11 és A12 is megállt.

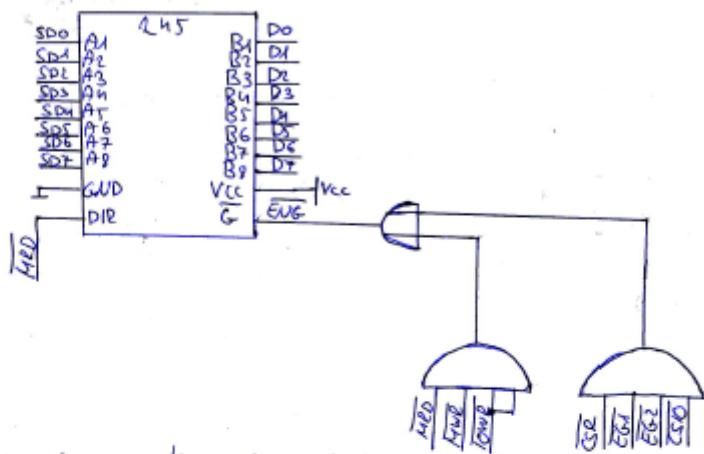
Ez elérhető vezérelhető XOR kapival, ha kizárpuzzuk, hogy csak abban a tartományban megállja A12-ét.

P1: 



1/c₃

Adatleválasztás és adaterősítés:

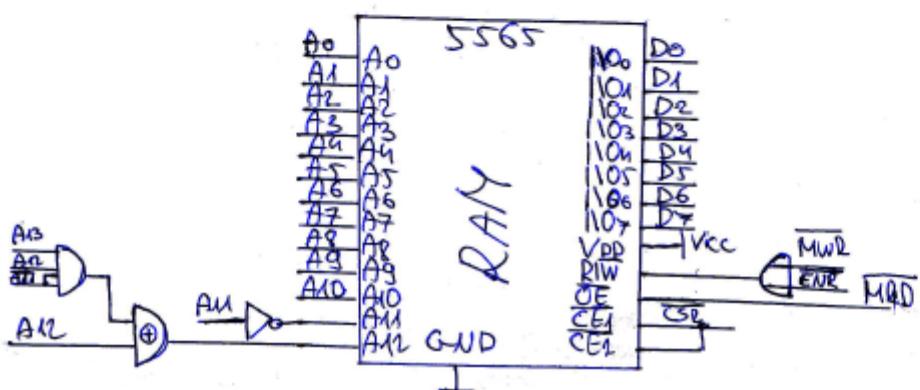
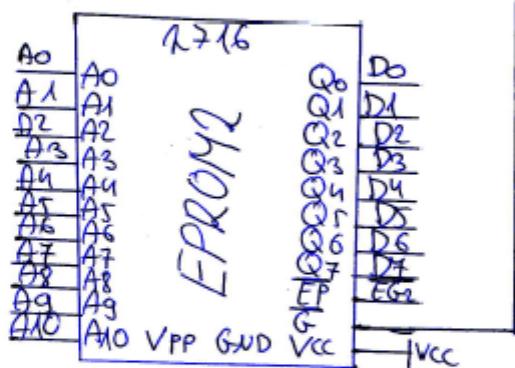
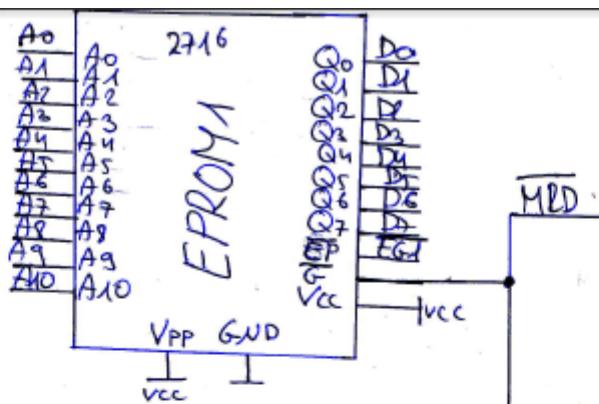


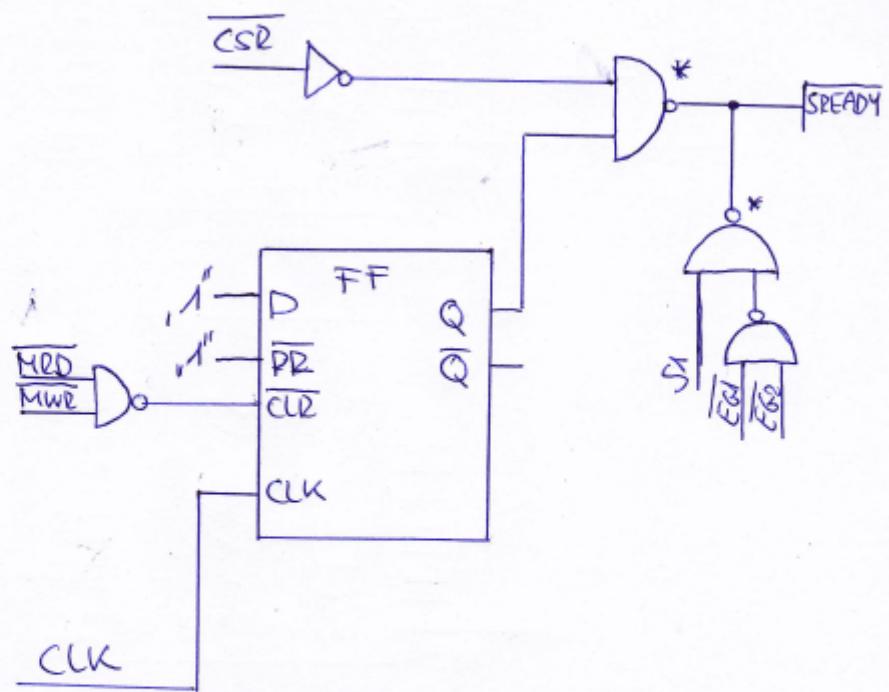
Cukrok és egekben sinjelek leválasztásai:

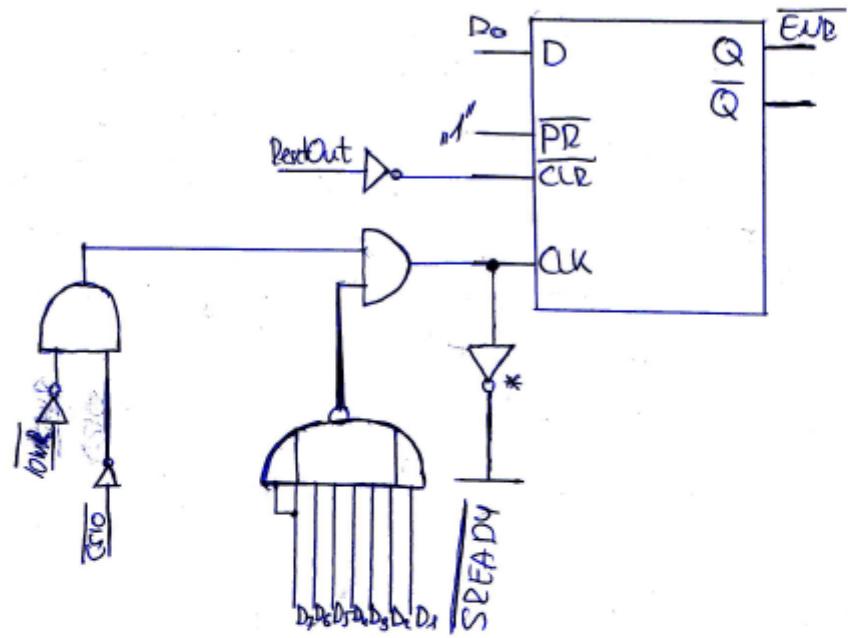
SA0	1A1	Q49	AO
SA1	1A2	1V1	A1
SA2	1A3	1V2	A2
SA3	1A4	1V3	A3
SA4	0A1	1V4	A4
SAT	2A1	2V1	A5
SAT	2A2	2V2	A6
SAT	2A3	2V3	A7
SAT	2A4	2V4	A8
GND		VCC	VSS
GT		GND	1

Schalt		244	CLK
SWIN	A1	I1	101A
SPRD	A2	I2	102A
SOE	A3	I3	103D
SIO	A4	I4	104E
SCL	A1	I5	105E
SCL	A2	I6	106
SDR	A3	I7	107
SDR	A4	I8	108
GND		VCC	VCC
GND		Ge	

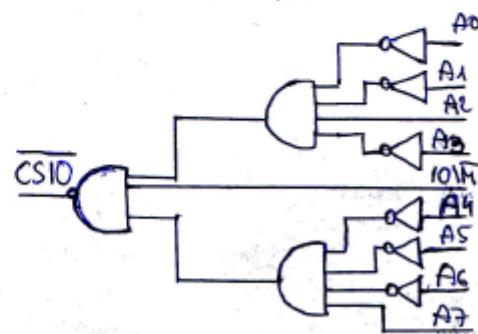
SAB		R_hh		A_B
SAB	1A1		1A1	A_B
SAB	1A2		1A2	A_B
SAB	1A3		1A3	A_B
SAB	1A4		1A4	A_B
SAB	2A1		2A1	A_B
SAB	2A2		2A2	A_B
SAB	2A3		2A3	A_B
SAB	2A4		2A4	A_B
SAB	2A5		2A5	A_B
SAB	2A6		2A6	A_B
SAB	2A7		2A7	A_B
SAB	2A8		2A8	A_B
SAB	2A9		2A9	A_B
SAB	2A10		2A10	A_B
SAB	2A11		2A11	A_B
SAB	2A12		2A12	A_B
SAB	2A13		2A13	A_B
SAB	2A14		2A14	A_B
SAB	2A15		2A15	A_B
SAB	2A16		2A16	A_B
SAB	2A17		2A17	A_B
SAB	2A18		2A18	A_B
SAB	2A19		2A19	A_B
SAB	2A20		2A20	A_B
GND		VCC		VCC
GND		GND		GND







CS10:



ASSEMBLY

2) ;XXXXXXXXXXXXXX
; ELLENOR SUBROUTINE
; DE: Kezdőcím
; BC: Hossz
; Ha nincs hiba: Z=1, HL: hibaszám, DE: első hibacím
; Ha minden jó: Z=0, HL=0, DE: Kezdőcím
; XXXXXXXX

CALL ELLENOR

:

ELLENOR: PUSH B ; Kezdőcím és hossz mentése
PUSH D ; 16 bites adatok

C1: MOVA,E ; alsó 8 bit röll

DLC ; forgatás 1x

RLC ; fogatás még 1x

STAXD ; beírjuk a DE által kijelölt blokkba

DCX B ; db--

INX D ; clutt

MOVA,C ; tesztelés, hogy ugye -e?

ORA B ; alsó és felső 8 bit OR, ha 0, kész.

SNEC1 ; írja a ciklus, ha ugyan ugye

MVL1,O ; számláló részítője, O-tól indul

MVH1,O ; a hibákat fogja tárolni

POP D ; írja vissza a hossz és a cím

POP B

PUSH B ; vissza le is mentjük

PUSH D

PUSH H

C2: MOVA,E ; újratestelünk; ugye alsó 8 bit kell

RLC ; írja 2x forgatás

RLC

MVL1,E

MVH1,D ; mutasson a HL a DE tartalmára

CMP M,AHL által mutatott értékből vonjuk ki az akksit

; Ha 0 a Z, akkor vissza, ugrunk, kil.

; megyünk tovább

SZÉ NOVELES

+FOLYT1: DCX B; hossz -- maga teszt

INX D
MOVA,C
ORAB
SWZ C2
POPH
MOVA,H
ORAH
SWZ HIBAVAN
POPD
POP B
MVI A,1
CPZ 1 ; Z==1 lesz
RET

NOVELES:

POPH
MOVALL
ORAH
J2 ELSO

FOLYT2: INX H ; hibaszdmáló +

PUSHH ; mentése

SMP FOLYT1; számparádás folyt. köv.

HIBAVAN:

POPD
MOVC,E
MOV B,D
POPD
MOVE,C ; azért zállt ez mert 2 DE van
MOV D,B ; így megmaradt az adat /első rögzítés/
POP B ; hossz vissza
ORIO ; akkasi ordísa (valami van benne), tehát Z==0 lesz
RET

ELSO:

PUSHD első rögzítések mentése
SMP FOLYT2