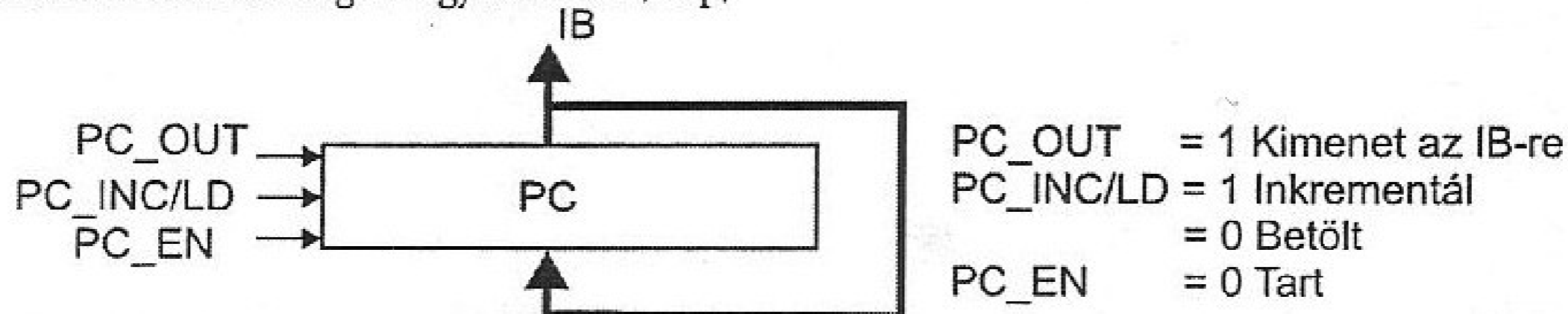
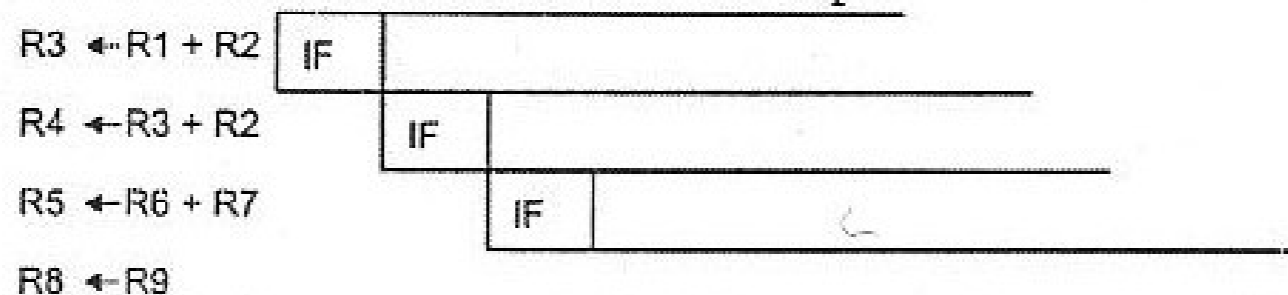


- 1) Adja meg az alábbi ábrán szereplő utasításszámláló egy bitjének felépítését engedélyező órabemenetet használó D tárolóval, s megadott funkcionalitást biztosító logikai egyenleteket! /15p/



2. Mi a jó számítógép architektúra nyolc jellemzője? /8p/
 3. Adja meg az Earle latch logikai kapcsolási rajzát! /7p/
 4. Fejezze be az alábbi diagramot a 6-fázisú, skalár TYP csővezeték esetén
 a. Ha nincs előrecsatolás az ALU-ról /7p/
 b. Ha van előrecsatolás az ALU-ról. /7p/



5. Ismertesse a hálózati processzorok RTC és csővezeték modelljét! /8p/
 6. Ismertesse az omega hálózatot, s útválasztási stratégiáját! /8p/
 7. Ismertesse a gyorsítótár koherencia megoldását szoftver úton a többprocesszoros rendszerekben! /8p/
 8. Adjon meg egy olyan (IA-32) programot, amely a memória 100..199 tartományát átviszi az 50...149 tartományba! /12p/
 9. Adja meg a $(6*3)+(4*7)$ kifejezést lebegőpontosan kiszámító programrészletet az egyes utasítások után veremtartalmat is ábrázolva. A kifejezés kiszámítása előtt $ST(0) = 6$. /13p/
 10. Ismertesse a szegmensleírók legalább hat mezőjét! /7p/

0-40: elégtelen; 41-55: elégséges; 56-70:közepes; 71-85: jó; 86-100:jeles.