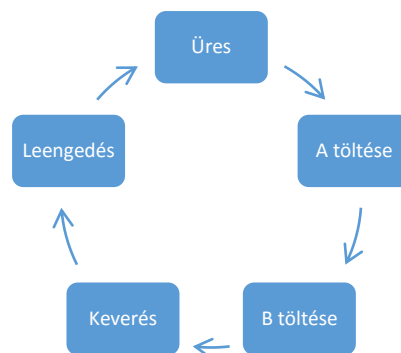


## PIR vizsga 2016.05.03

- analóg bemeneti modul lerajzolása, egységekről pár dolgot leírni
- jelforrás-jellevő összekötések, árnyékolás nem volt fix potenciálra kötve azt kellett kijavítani
- transzformátoros leválasztás, jó-e földhurok megszüntetésére
- PNP távadó bekötése
- Igaz Hamis:
  - Valtozo: (0...4095); lehet-e 75.8 az értéke?
  - valtozo: (on, of); int típusú?
  - program meghívhat-e egy másik programot?
  - P3 (nincs hozzárendelve taszk) preemtív ütemezés esetén elveheti-e a vezérlést egy másik programtól amihez volt hozzárendelve taszk?
  - FB VAR\_TEMP változója megőrzi hívások között az értékét?
  - global retain változó táppal ellátott RAM-ban van tárolva?
  - VAR\_IN\_OUT változót csak olvashatja az FB?
- Nagypélda:
  - Van egy keverőtartály, amiben három szintjelző van (low, mid, high), kimenetek: mixer (keverés), valve\_a (a töltése), valve\_b (b töltése), valve\_drain(leengedés)
  - induláskor üres állapotban van, start nyomógomb megnyomására kezdődik el a folyamat, A-t töltjük, ha a mid szintjelző jelez akkor B-t töltjük addig amíg nem jelez a high szintjelző, akkor 15 percig mixeljük, de közben a szintjelzők hibásan jelezhetnek, ha letelik a 15 perc leengedjük, ha a low szintjelző alacsony jelet ad átléphetünk az üres fázisba



- FB diagramból Instruction List:  $Z=(\text{NOT } X) \text{ OR Timer.Q}$ , a Timer TON típusú és PT bemenetére T#2s volt kötve, IN-re Y
- SFC idődiagram (divergens utak)
- létradiagram különböző timerekkel (TON, TOF, TP), a kimenetüket kellett ábrázolni idődiagrammon
- hálózatok
  - fix sebesség: 167kbit/s
  - master slave filozofia paramétertcszerénél
  - ethernet felett használható
- Asi master kérés
- HMI: fejlesztő rendszer, futtató rendszer