

- a.) Illesszen 8085-ös mikroprocesszor alapú sínre (A0...A15, D0..D7, \overline{RD} , \overline{WR} , $\overline{IO/M}$, S0, S1, $\overline{RESETOUT}$, \overline{READY})
1db 27C32 típusú (4k) EPROM és 2db 5532 típusú (4k) RAM memóriákat úgy, hogy egy K kapcsoló értékétől függően az alábbi címtartományokat fedjék le:
- K=0: (K zárt)
EPROM: 0000-0FFFh
RAM1: nincs
RAM2: 2800-37FFh
- K=1: (K nyitott)
EPROM: nincs
RAM1: 0000-0FFFh
RAM2: 2800-37FFh
- **Rajzolja fel** a memória modul térképét K=0 és K=1 esetben.
 - **Rajzolja fel** a memóriamodul címdekódoló egységét a **K** kapcsolóval együtt **egyetlen** 74LS138 felhasználásával. A tervezés során vegye figyelembe, hogy a rendszerben más memória egység is lehet (**teljes dekódolás**)!
 - **Rajzolja fel** a READY logikát, ha az EPROM olvasáskor 0 WAIT állapotot, a RAM olvasáskor és íráskor 1 WAIT állapotot igényel! EPROM írásakor a READY logika nem ad /READY jelet
 - **Helyettesítse** a K kapcsolót egy D flip-floppal, amely 00h címmel rendelkező OUT utasítással, a D₀ vezeték értékére állítható! Dekódoláshoz kapu áramkört használjon! (Ne feledkezzen meg az indulási helyzetről és arról, hogy a rendszerben minden eszköznek /READY-t kell adnia!)
-

K=0

EP: 0000 - 0FFF (4b) ✓

RAM1: -

RAM2: 2800 - 37FF (4b)

K=1

EP: -

RAM1: 0000 - 0FFF (4b) ✓

RAM2: 2800 - 37FF (4b)

A ₁₅	A ₁₄	A ₁₃	A ₁₂	A ₁₁	A ₁₀	
0	0	0	0	-	-	0000 - 0FFF
0	0	1	0	1	-	2800 - 2FFF
0	0	1	1	0	-	3000 - 37FF

ELL feladat
1/a

RAM2 felbontva

① 2800 - 2FFF

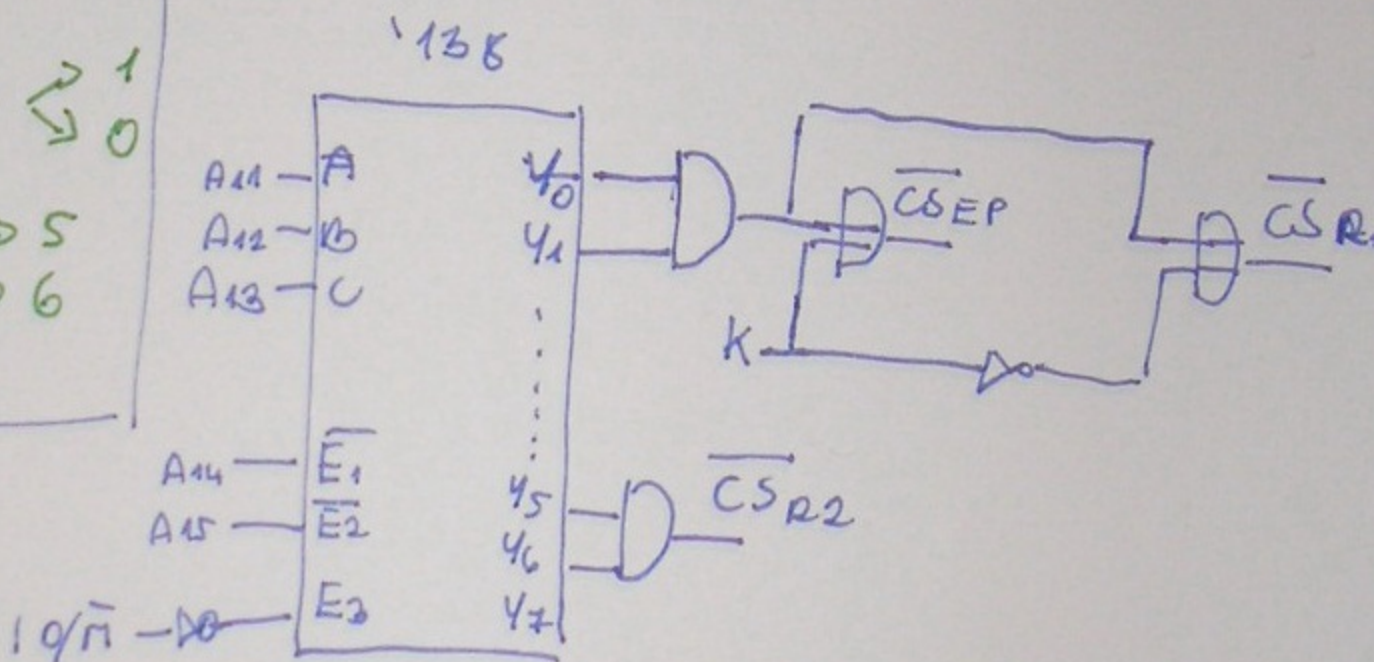
② 3000 - 37FF

00 - 1

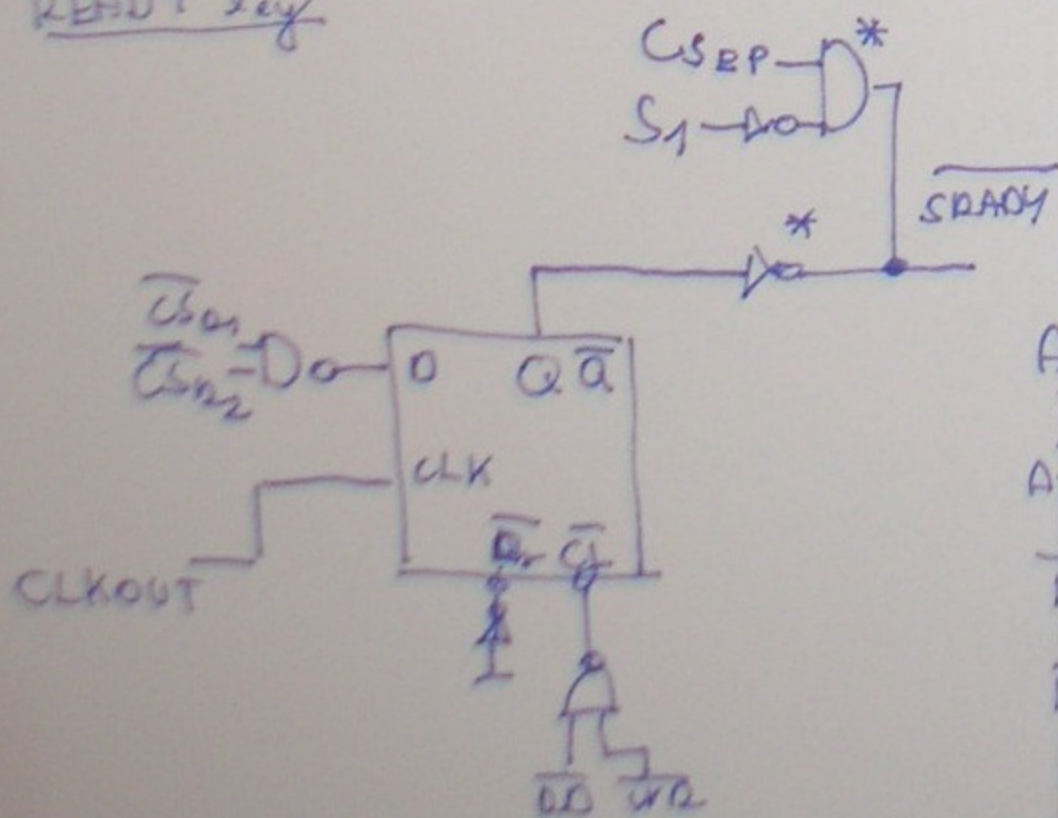
101 - 5

110 - 6

Teljes címdehódolás



READY logy



K helyet ositese

