

1. Kidolgozott tételek: 14. feladat

2. Kidolgozott tételek: 6. feladat

3. I²C topológia, felépítő elemek, azok tulajdonságai

4. Disszipáció és fogyasztás

5. Verilog: Modulok, hierarchia, Testbench

6. Scan teszt leírása, felépítése