

MONOLIT VIZSGA 2008

1. Si termikus oxidáció
2. Fémezés
3. Maszk programozott MOS ROM
4. HighC cella és árokkapacitás (trench)

MONOLIT VIZSGA 2009

1. A félvezető memóriák csoportosítása
2. SRAM cella és író/olvasó áramkör
3. Termikus oxidáció
4. CMOS Inverter keresztmetszeti képe

MONOLIT VIZSGA 2010.05.28

1. Bipoláris technológiával készíthető eszközök (felsorolás) egy eszköz részletes elemzése
2. Si előállítás
3. EEPROM felépítése és működése
4. mikroprocesszor belső felépítése (blokkvázlatos) és az egyes elemek funkciója

MONOLIT VIZSGA 2010.06.03

1. Bipoláris PROM (kapcsolás, működés, layout)
2. nMOS érzékelő erősítő
3. Si alapanyag előállítás lépései, egy lépés részletes leírása
4. Diffúzió (alap elv, matematikai leírások, megvalósítás, alkalmazások Si technológiában)