

# Nagyteljesítményű mikrokontrollerek és interfészek – Vizsga, 2015.06.16.

1. Ismertesse a független kérelmeken alapuló, elosztott arbitráció megvalósítását! /10p/
  2. Hogyan biztosítja a 8B/10B kódolás a közel azonos számú 0-t és 1-t az adatfolyamban? /15p/
  3. Ismertesse az ATA regiszterstruktúráját! /10p/
  4. Egy pipeline fokozatban megvalósítandó függvény:  $AB+CD$ . Adja meg kétszintű logikáját, amely a tárolási funkciót is tartalmazza! /15p/
  5. Ismertesse a dinamikus, szuperskalár csővezeték architektúráját! /15p/
  6. Ismertesse az előrecsatolás elvét! /10p/
  7. Ismertesse az előrecsatolás elvét! /15p/
  7. Ismertesse a hálózati processzor-architektúráját! /15p/
  8. Ismertesse a kézfogásos jelek időzítési változatait az AXI buszon! /10p/
- / 0-40p: elégtelen, 41-55: elégséges, 56-70: közepes, 71-85: jó, 86-100: jeles /